

10/566408

日本国特許庁
JAPAN PATENT OFFICE

RECEIVED PTO 26 JAN 2006

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日
Date of Application: 2003年 7月28日

出願番号
Application Number: 特願2003-202493

パリ条約による外国への出願に用いる優先権の主張の基礎となる出願の国コードと出願番号
the country code and number of your priority application, to be used for filing abroad under the Paris Convention, is

JP2003-202493

願人
Applicant(s): オリンパス株式会社

CERTIFIED COPY OF
PRIORITY DOCUMENT

BEST AVAILABLE COPY

2005年10月20日

特許庁長官
Commissioner,
Japan Patent Office

中嶋 誠



出証番号 出証特2005-3088162

【書類名】 特許願

【整理番号】 03P00362

【提出日】 平成15年 7月28日

【あて先】 特許庁長官殿

【国際特許分類】 H04N 5/907
H04N 5/335

【発明の名称】 画像処理装置及び画像処理方法

【請求項の数】 11

【発明者】

 【住所又は居所】 東京都渋谷区幡ヶ谷 2 丁目 4 3 番 2 号 オリnpas 光学
工業株式会社内

 【氏名】 日暮 正樹

【発明者】

 【住所又は居所】 東京都渋谷区幡ヶ谷 2 丁目 4 3 番 2 号 オリnpas 光学
工業株式会社内

 【氏名】 古川 英明

【発明者】

 【住所又は居所】 東京都渋谷区幡ヶ谷 2 丁目 4 3 番 2 号 オリnpas 光学
工業株式会社内

 【氏名】 上野 晃

【特許出願人】

 【識別番号】 000000376

 【住所又は居所】 東京都渋谷区幡ヶ谷 2 丁目 4 3 番 2 号

 【氏名又は名称】 オリnpas 光学工業株式会社

【代理人】

 【識別番号】 100076233

 【弁理士】

 【氏名又は名称】 伊藤 進

【手数料の表示】

【予納台帳番号】 013387

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9101363

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 画像処理装置及び画像処理方法

【特許請求の範囲】

【請求項 1】 歪補正手段を有する画像処理装置であって、
該画像処理装置は、さらに、

前記歪補正手段が歪補正処理を行う入力画像範囲を算出する歪補正範囲算出部
を有することを特徴とする画像処理装置。

【請求項 2】 前記歪補正範囲算出部は、
補間座標を生成する座標生成部と、
前記生成された補間座標に対して所定の歪補正式を適用して変換した座標を出力する歪補正座標変換部と、

前記変換された座標位置から前記入力画像範囲を算出する補正範囲検出部と、
を有することを特徴とする請求項 1 に記載の画像処理装置。

【請求項 3】 前記座標生成部は、歪補正後の出力画像範囲における辺縁部の
各画素に対応する座標のみを用いて補間座標を生成することを特徴とする請求項
2 に記載の画像処理装置。

【請求項 4】 前記出力画像範囲は矩形であって、前記座標生成部は、該出力
画像範囲の 4 辺の各画素に対応する座標のみを用いて補間座標を生成することを
特徴とする請求項 3 に記載の画像処理装置。

【請求項 5】 前記歪補正範囲算出部は、座標変換により生成された座標に対
し、前記出力画像範囲の 4 辺の各辺に対応する画素の座標の最大値と最小値およ
び前記出力画像範囲の 4 頂点に対応する座標の少なくともいずれかから前記入力
画像範囲を算出することを特徴とする請求項 1 ～ 4 のいずれか 1 つに記載の画像
処理装置。

【請求項 6】 前記歪補正座標変換部は、前記所定の補正式に含まれる演算を
時系列に処理することを特徴とする請求項 2 に記載の画像処理装置。

【請求項 7】 前記座標生成部は、前記歪補正処理のための補間座標に対して
所定の間引きを行って座標を求めることを特徴とする請求項 2 に記載の画像処理
装置。

【請求項 8】 前記歪補正範囲算出部は、歪補正処理を行う複数入力信号に対して順次範囲算出を繰り返して前記入力画像範囲を算出することを特徴とする請求項 1 に記載の画像処理装置。

【請求項 9】 前記範囲算出を繰り返し処理で行い、入力画像範囲に対して歪補正後の画像範囲が所定の範囲になるような補正倍率 M を決定することを特徴とする請求項 1 又は 8 に記載の画像処理装置。

【請求項 10】 前記歪補正範囲算出部は、
前記歪補正処理部が歪補正実行中に、次に歪補正を行う画像入力範囲を算出することを特徴とする請求項 1 に記載の画像処理装置。

【請求項 11】 歪補正処理を行う画像処理方法であって、
前記歪補正処理を行うに際して、歪補正処理を行う入力画像範囲を算出することを特徴とする画像処理方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、主に、デジタルカメラ等の電子的撮像装置に用いられる画像処理装置及び画像処理方法に関し、特に、回路規模やデータ転送量を増大させることなく、歪補正機能を実現する画像処理装置及び画像処理方法に関する。

【0002】

【従来の技術】

デジタルカメラ、銀塩カメラを問わず、一般的にカメラの光学系においては歪曲収差が現れる。また、現在発売されているカメラでは、光学ズームが可能な機種が殆どであり、その場合、ワイド端からテレ端にかけて、歪曲収差の状態が変化する。ワイド端では樽型歪が多く、テレ端では糸巻き型歪が多い。

【0003】

歪曲収差は、例えば格子状の被写体を撮影すると、樽型歪、糸巻き型歪として観測される。

【0004】

図 1 6 (a) は格子状の被写体、(b) は樽型歪を生じた撮影画像、(c) は糸巻き型

歪を生じた撮影画像である。

【0 0 0 5】

ところで、デジタルカメラにおいては、C C D等の撮像素子のデータに対し、様々な画像処理を行なった後、J P E G等の圧縮方式で圧縮したデータをメモリカード等の記録媒体に記録する。

【0 0 0 6】

図 1 7 (a)は一般的なデジタルカメラで行われている画像処理手順の概念を示している。C C Dにより取り込まれた撮像信号にプリプロセスで画素欠陥処理、A/D変換等を行い、得られた画像データをS D R A M等のフレームメモリに一旦記憶する。次に、フレームメモリから読み出された画像データに対してイメージプロセスにより各種の画像処理を行い、さらにJ P E G処理で画像圧縮して記録媒体としてのメモリカード等に記録する。

【0 0 0 7】

図 1 7 (b)は従来のデジタルカメラの画像処理装置のブロック図（例えば特開 2 0 0 0 - 3 1 2 3 2 7 号公報での従来例）を示している。

【0 0 0 8】

図 1 7 (b)において、従来の画像処理装置は、バス103にC P U 104と共にプリプロセス回路102、複数のイメージプロセス回路106-1～106-n、J P E G処理部107、フレームメモリ105及び記録媒体としてのメモリカード108が接続されている。そして、C P U 104の制御により、C C D 101からの撮像信号がプリプロセス回路102で画素欠陥処理やA/D変換等が施された後、バス103を通してフレームメモリ105に一旦記憶される。次に、フレームメモリ105から画像データを読み出し、バス103を通してイメージプロセス回路106-1に入力して所定の画像処理を行い、再びバス103を通してフレームメモリ105に書き直す。以下同様にして、バス103を介してフレームメモリ105とイメージプロセス回路106-2～106-nとの間でデータのやり取りを順次行って、最後にJ P E G処理部107でJ P E G圧縮処理を行い、画像処理したデータをフレームメモリ105に一旦記憶し、フレームメモリ105から読み出した処理データをメモリカード等108に記録するようになっている。以上の各段のイメージプロセス及びJ P E G処理では、小領域（ブロックライン

)を単位として画像処理が行われる。

【0009】

ところで、イメージプロセス回路の少なくとも1つにおいて図16で述べたような歪補正処理を行う方法として、下記の光学的に表現される歪補正式[式3]を用いることによって撮像画像の歪曲収差を補正することが行われる。

【0010】

【式3】

$$\begin{cases} \dot{X} = M \cdot (X - X_d) + (X_d + X_{off}) \\ \dot{Y} = M \cdot (Y - Y_d) + (Y_d + Y_{off}) \end{cases} \quad \dots (1)$$

$$Z^2 = [S_x \cdot (\dot{X} - X_d)]^2 + [S_y \cdot (\dot{Y} - Y_d)]^2 \quad \dots (2)$$

$$\begin{cases} X' = (\dot{X} - X_d) \cdot [1 + A \cdot Z^2 + B \cdot Z^4 + C \cdot Z^6 + \dots] + X_d \\ Y' = (\dot{Y} - Y_d) \cdot [1 + A \cdot Z^2 + B \cdot Z^4 + C \cdot Z^6 + \dots] + Y_d \end{cases} \quad \dots (3)$$

(X, Y)	: 補正画像内での座標
(X', Y')	: 撮影画像内での座標
(X_d, Y_d)	: 歪中心位置
(X_{off}, Y_{off})	: 中心ずれ補正
M	: 範囲補正倍率
(S_x, S_y)	: サンプルング比
A, B, C, ...	: 歪補正係数

しかしながら、光学的に表現される上記の[式3]を用いて歪補正を行った場合、補正画像に過不足が生じる。

【0011】

図18は樽型歪、糸巻き型歪を生じた撮影画像を、上記の[式3]によって補正する動作を説明するものである。

【0012】

図18(a)は点線のように樽型に歪んだ元画像を[式3]にて補正した場合であって、補正された画像は画像出力範囲からはみ出して無駄になる部分を生じてい

る。

【0013】

図18(b)は点線のように糸巻き型に歪んだ元画像を[式3]にて補正した場合であって、補正された画像は画像出力範囲より小さくなりデータが不足する部分が生じる。

【0014】

このような図18の不具合に対して、先行出願である特開平9-098340号公報では、歪補正後に、電子ズームを行うことで補正により伸長した分を縮小して元の位置まで戻して、歪補正により失われる画像情報を最小限に抑えている。

【0015】

【特許文献1】

特開2000-312327号公報（第3頁、図19）

【0016】

【特許文献2】

特開平9-098340号公報（第1-3頁、図4-図8）

【0017】

【発明が解決しようとする課題】

しかしながら、特許文献1の従来例では、フレームメモリと各イメージプロセス回路間でデータのやり取りが多く、バスのデータ転送量が増大する。

【0018】

また、特許文献2では、樽型歪の補正にしか言及しておらず、撮像中心に一番近い点を基準にしており、原理的に樽型歪の補正のみである。

【0019】

糸巻き歪に対しては、補正された画像が画像出力範囲より小さくなり画像データが不足する部分が生じる。さらに、図19に示すような陣笠型歪を補正するには、歪補正式に4次項以上が必要になるが、元画像データを最大限使うための補正倍率Mを解析的に求めることが困難であった。

【0020】

そこで、本発明は上記の問題に鑑み、撮像した元データを有効に活用して歪補正処理を行い、補正した画像が画像出力範囲に対して無駄なく有効に出力でき、糸巻き型歪、樽型歪、及び陣笠型歪にも対応できる歪補正処理が可能な画像処理装置及び画像処理方法を提供することを目的とするものである。

【0 0 2 1】

【課題を解決するための手段】

請求項 1 の発明による画像処理装置は、歪補正手段を有する画像処理装置であって、該画像処理装置は、さらに、前記歪補正手段が歪補正処理を行う入力画像範囲を算出する歪補正範囲算出部を有することを特徴とする。

【0 0 2 2】

このように、歪補正処理を行う入力画像範囲を算出する歪補正範囲算出部を設けることにより、出力画像（即ち、歪補正後の画像）の出力範囲の一部または全部に相当する領域が入力画像（即ち、撮像画像）内に占める範囲を算出することで、歪補正によって得られる補正画像は出力すべき出力範囲に対して過不足なく出力することが可能となり、出力範囲に対して補正画像がはみ出したり不足したりすることのないようにできる。

【0 0 2 3】

請求項 2 の発明は、請求項 1 の画像処理装置において、前記歪補正範囲算出部は、補間座標を生成する座標生成部と、前記生成された補間座標に対して所定の歪補正式を適用して変換した座標を出力する歪補正座標変換部と、前記変換された座標位置から前記入力画像範囲を算出する補正範囲検出部と、を有することを特徴とする。

【0 0 2 4】

この構成で、補間座標を生成するとは、歪補正前の撮像画像（入力画像）の位置を求めるために、出力されるべき補正後の補正画像（出力画像）の位置を前もって生成することである。この補間座標に対して歪補正式を適用して、歪補正前の画像位置（座標）を生成（変換）出力させ、変換された補正前の座標位置から歪補正処理すべき入力画像範囲を算出するようにしている。

【0 0 2 5】

請求項 3 の発明は、請求項 2 の画像処理装置において、前記座標生成部は、歪補正後の出力画像範囲における辺縁部の各画素に対応する座標のみを用いて補間座標を生成することを特徴とする。

【0 0 2 6】

この構成では、補間座標を生成する際に、出力画像範囲における辺縁部に対応する歪補正後の画像における座標を用いて補間座標を生成する。

【0 0 2 7】

請求項 4 の発明は、請求項 3 の画像処理装置において、前記出力画像範囲は矩形であって、前記座標生成部は、該出力画像範囲の 4 辺の各画素に対応する歪補正後の画像における座標のみを用いて補間座標を生成することを特徴とする。

【0 0 2 8】

この構成では、矩形の出力画像範囲に対して、補間座標を生成する際に、出力画像範囲の 4 辺に対応する歪補正後の画像における座標を用いて補間座標を生成する。

【0 0 2 9】

請求項 5 の発明は、請求項 1 ～ 4 のいずれか 1 つに記載の画像処理装置において、前記歪補正範囲算出部は、座標変換により生成された座標に対し、前記出力画像範囲の 4 辺の各辺に対応する画素の座標の最大値と最小値および前記出力画像範囲の 4 頂点に対応する座標の少なくともいずれかから前記入力画像範囲を算出することを特徴とする。この構成で、4 頂点とは、歪補正後の出力画像における各辺の頂点を指している。

【0 0 3 0】

請求項 6 の発明は、請求項 2 に記載の画像処理装置において、前記歪補正座標変換部は、前記所定の補正式に含まれる演算を時系列に処理することを特徴とする。

【0 0 3 1】

この構成により、歪補正範囲算出部における歪補正座標変換を行う際に、例えば共通の演算器を用いて時系列に演算処理を行うことで、回路規模を少なくした構成が可能となる。

【0032】

請求項7の発明は、請求項2の画像処理装置において、前記座標生成部は、前記歪補正処理のための補間座標に対して所定の間引きを行って座標を求めることを特徴とする。

【0033】

この構成では、複数のチャンネル例えばRGBの3チャンネル分の範囲算出を1つの歪補正範囲算出部で行わせるには、補間座標に対して間引き処理を行って画素数を減らして補間座標生成することで、同一時間内に3チャンネル分の範囲算出処理を行わせることが可能となる。

【0034】

請求項8の発明は、請求項1の画像処理装置において、前記歪補正範囲算出部は、歪補正処理を行う複数入力信号に対して順次範囲算出を繰り返して前記入力画像範囲を算出することを特徴とする。

【0035】

この構成では、複数のチャンネルを扱う場合に、複数入力信号に対して同時に歪補正処理を行っている間に、複数入力信号に対してそれぞれ次の処理対象であるブロックラインにつき歪補正範囲算出を順次に繰り返して行うことで、1つの歪補正範囲算出部で複数チャンネル分の範囲算出を行わせることが可能である。

【0036】

請求項9の発明は、請求項1又は8に記載の画像処理装置において、前記範囲算出を繰り返し処理で行い、入力画像範囲に対して歪補正後の画像範囲が所定の範囲になるような補正倍率Mを決定することを特徴とする。

【0037】

この構成により、補正倍率Mを適宜の値に決定することで、陣笠型歪にも対応可能となる。

【0038】

請求項10の発明は、請求項1の画像処理装置において、前記歪補正範囲算出部は、前記歪補正処理部が歪補正実行中に、次に歪補正を行う画像入力範囲を算出することを特徴とする。

【 0 0 3 9 】

この構成では、歪補正実行中に、次に歪補正を行う画像入力範囲を算出するので、1つのブロックラインの歪補正が終わったときには次の歪補正処理を行う画像入力範囲が分かっており、歪補正処理を次のブロックラインに対して順次スムーズに行なっていくことが可能である。

【 0 0 4 0 】

請求項 1 1 の発明は、歪補正処理を行う画像処理方法であって、前記歪補正処理を行うに際して、歪補正処理を行う入力画像範囲を算出することを特徴とする。

【 0 0 4 1 】

このように、歪補正処理を行うに際して、歪補正処理を行う入力画像範囲を算出することにより、歪補正後の画像の出力範囲の一部または全部に相当する領域が入力画像内に占める範囲を算出することで、歪補正によって得られる補正画像は画像出力範囲に対して過不足なく出力することが可能となり、画像出力範囲に対して補正画像がはみ出したり不足したりすることのないようにできる。

【 0 0 4 2 】**【発明の実施の形態】**

発明の実施の形態について図面を参照して説明する。

図 1 は本発明の一実施の形態の画像処理装置の全体構成を示すブロック図である。

【 0 0 4 3 】

図 1 の画像処理装置においては、バス 3 に接続された各部の制御を行う CPU 4 の制御により、CCD 1 からの撮像信号をプリプロセス回路 2 で画素欠陥処理、A/D 変換等を行い、得られた画像データを、バス 3 を介してフレームメモリ 5 に一旦記憶する。フレームメモリ 5 は、SDRAM 等で構成され、画像処理前のデータ及び画像処理後のデータを格納するメモリである。次いで、フレームメモリ 5 から読み出した画像データをバス 3 を介して、第 1 データ順序変換部 6 に入力する。第 1 データ順序変換部 6 は、後に図 2 0 (A) で説明するように、ブロック単位のデータを記憶可能なメモリを複数、ここでは 2 つ備えている。第 1 デ

ータ順序変換部 6 は、フレームメモリ 5 から行方向にデータを読み出して記憶した後、列方向にデータを順に読み出し、イメージプロセス回路 7 に出力する。

【0044】

イメージプロセス回路 7 は入力したデータに対して所定の画像処理を行って次段の歪補正手段としての歪補正処理部 8 に転送する。歪補正処理部 8 は入力したデータに対して歪補正処理を行って次段の第 2 データ順序変換部 9 へ転送する。第 2 データ順序変換部 9 は、後に図 20 (B) で説明するように、ブロック単位のデータを記憶可能なメモリを複数、ここでは 2 つ備えている。第 2 データ順序変換部 9 は、歪補正処理部 8 から列方向にデータを読み出して記憶した後、行方向にデータを順に読み出し、J P E G 処理部 10 に転送する。そして、J P E G 処理部 10 で J P E G 圧縮処理を行い、処理データをフレームメモリ 5 に一旦記憶し、フレームメモリ 5 から読み出した処理データをメモリカード等 11 に記録するようになっている。

【0045】

歪補正処理部 8 は、図 2 に示すように、歪補正後の補正画像の位置（補間位置という、 X 、 Y ）とこれに対応した歪補正前の元の画像の位置（ X' 、 Y' ）を生成する補間座標生成部 81 と、歪補正処理部 8 の前段ブロックの回路からの画像データの一部を一時的に格納しておくバッファメモリ（以下、単にバッファ）としての内部メモリ部 82 と、その内部メモリ部 82 に対する書き込み及び読み出しの制御を行うメモリ制御部 83 と、変換した歪補正前の画像位置の座標（ X' 、 Y' ）に従って画像処理をしてデータの歪補正をする補間演算部 84 と、を有して構成されている。

【0046】

補間座標生成部 81 は、図 2 に示すように、補間座標（ X 、 Y ）を生成する座標生成部 811 と、生成された補間座標（ X 、 Y ）に対して所定の歪補正式[式 1]（後述する）を適用して変換した補正前の座標（ X' 、 Y' ）を出力する歪補正座標変換部 812 と、座標生成部 811 からの補間座標（ X 、 Y ）と歪補正座標変換部 812 からの変換座標（ X' 、 Y' ）とを選択的に出力可能なセレクタ 813 と、で構成されている。歪補正処理部 8 における座標生成部 811、歪補正座標変換部 812、

セクタ813, メモリ制御部83については、制御データを格納した制御レジスタ85に設定された各ブロックに対する設定値に従って動作する。また、処理結果のステータスなどをCPUから参照することができる。

【0047】

歪補正処理部8には、図1に示すように、歪補正処理部8が歪補正処理を行う入力画像範囲を算出する歪補正範囲算出部12が設けられている。歪補正範囲算出部12は、図7で説明するように、補間座標を生成する座標生成部91と、生成された補間座標に対して所定の歪補正式を適用して変換した座標を出力する歪補正座標変換部92と、変換された補正前の座標位置から前記入力画像範囲を算出する補正範囲検出部93と、を有して構成されている。

【0048】

以上のように構成された本発明による画像処理装置においては、上記第1データ順序変換部6からJPEG処理部10までは、バス3を介することなく、該バス3とは異なる情報伝達経路でパイプライン処理可能なように接続されていて、画像データを、2次元的な画素配列における所定のブロック単位で転送して処理するようになっている。このようにバス3を介したデータ転送は、フレームメモリ5から第1データ順序変換部6への転送と、JPEG処理部10からフレームメモリ5への転送及びフレームメモリ5からメモリカード11への転送だけとなり、したがってフレームメモリと各イメージプロセス回路との間でデータのやりとりを行っていた従来例(図17(b))と比べて、バス3によるデータ転送量を大幅に低減させることができ、バス3の負荷を大幅に軽減することが可能となる。また、この図1に示す例においては、画像処理を行うイメージプロセス回路7を1つのみ設けているが、複数あっても構わない。さらに、図では、イメージプロセス回路7の後に歪補正処理部8が設けられているが、逆の構成であっても構わない。

【0049】

初段のイメージプロセス回路7と2段目のイメージプロセス回路である歪補正処理部8で構成されるイメージプロセス回路部では、各イメージプロセス回路7, 8の前段或いは内部にパイプラインレジスタとして、図示しない小容量のメモ

りが配置されていて、該小メモリを介して、各イメージプロセス回路 7, 8 がパイプライン処理動作を行うように構成されている。これらの小容量のメモリは、各イメージプロセス回路 7, 8 で空間的な画像処理を行う場合、画像処理に必要な周辺データの記憶をするために、また画像データをブロック単位で読み出して配列換えなどを行って処理する必要があるために、設けられている。

【0050】

図 3 は歪補正処理部 8 における座標変換の概念図を示している。図 3 (a) は元データである撮像画像データ、同図 (b) は補正画像、同図 (c) は (b) の補正画像の座標位置 (X, Y) に対して (a) の元データの座標上に変換された座標位置 P でのデータの座標 (X', Y') (この座標は元データを実際に構成する複数の画素の位置には必ずしも正確には一致しない座標位置にある) を示している。その P 点での座標位置 (X', Y') はその P 点の周辺の画素 16 点の座標を使って算出されると共に P 点での画像データはその周囲の前記 16 点の画素データを用いて補間演算される。補間演算部 84 にて点 P の位置のデータをその周囲の 16 点の画素値 (輝度データ) から補間演算するべく処理が行われる。図 2 の補間位置生成部 811 で補間座標を生成するというのは、図 3 (b) の補正画像側でどこの画素位置 (X, Y) を指し示すか、ということである。

【0051】

[式 1] では、歪補正後の画素位置 (X, Y) に対する歪補正前の画素位置 (X', Y') を算出することができる。但し、歪補正前の画素位置 (X', Y') は元画像データ上の画素位置に対応した整数値になるとは限らないことは前述した通りである。

【0052】

[式 1] に従うと、図 3 (b) の座標 (X, Y) が同図 (a) のように座標 (X', Y') に変換される。これにより、元データの中のどこの座標位置のデータを作成すれば、よいかを知ることができ、その位置 (X', Y') のデータを 16 点補間処理を行う補間式を用いて周囲 16 点の既知の画素値 (図 3 (c) の黒丸印の入力画像データ) から算出して得ることができる。

【0053】

【式 1】

$$\begin{cases} X = X_{ST} + k \cdot \Delta W \\ Y = Y_{ST} + l \cdot \Delta H \end{cases}$$

k, l は整数

[式 1]における Z は、歪中心 (X_d, Y_d) から今注目している点 (X, Y) までの距離である。[式 1]によって、補正画像の点 (X, Y) に対して歪んでいる元画像の方の座標 (X', Y') が算出される。[式 1]について補足説明すると、 M は光学系のデータを用いて理論的に補正した際、補正後に画像がはみ出したり、不足したりする現象を補正するための補正倍率である。 S_x, S_y は間引き取込みなど、縦横で空間的なサンプリング間隔が異なる現象の補正をするためのサンプリング比である。 X_{off}, Y_{off} は歪補正処理によって、歪補正処理後に、被写体位置が撮影時の位置とはずれてしまう現象の補正をする中心ずれの値である。

【0054】

本発明に係る[式 1]では、高次項 (具体的には Z^4, Z^6, \dots) を考慮することで、より複雑な陣笠型の歪 (図 19 参照) にも対応できるようにしている。また、中心が一致していても撮像素子の一部しかデータを取り込まない場合や、光軸中心と撮像素子中心がずれている場合など、歪中心 (X_d, Y_d) を考慮する必要がある。さらに、歪補正処理により被写体位置が撮影時の位置からずれる現象を補正するため、中心ずれ補正值 (X_{off}, Y_{off}) を考慮する必要がある。間引き取込みの場合や輝度データ (Y) と色データ (C_b, C_r) からなる YC 画像を処理する場合は、 X, Y で空間的なサンプリングが異なる。そこで係数としてサンプリング比 (S_x, S_y) を導入して、座標変換を補正するようにしている。

【0055】

図 18 (a) の樽型歪では歪補正するために $M < 1$ として少し縮むようにしておかなければならない。図 18 (b) の糸巻き型歪の場合は逆に引き伸ばさなければならぬので、 $M > 1$ に設定する。

【0056】

従来例で述べた[式3]では、樽型歪・糸巻き型歪を補正することを考慮して記述されている。

【0057】

次に、図4、図20を参照して画像データの書き込み及び読み出しの処理及び順序について説明する。

【0058】

図4は、本実施の形態におけるフレームメモリからの画像データの読み出し順序を説明する図である。

画像データは、通常は、ライン方向、つまり行方向にスイープさせて書き込まれていて、読み出し時は行方向に読み出されるようになっており、1ラインの画像データを全て読み出して、次に隣接するラインの画像データを全て読み出すといった動作を繰り返して行うのが普通である。

【0059】

これに対して、本発明に係る画像処理装置は、行方向にスイープさせて書き込まれた画像データを、列方向にある一定の長さを単位に、行方向の画像データを順番にイメージプロセス部7に入力し、以降、順次隣の列をイメージプロセス部7に入力して、画像の右端まで繰り返して得られる小領域（矩形状の画像データ）をブロックライン（BL）と呼ぶ。

【0060】

こうした画像データの読み出しを可能にするための第1データ順序変換部6と、第2データ順序変換部9との構成を、図20を参照して説明する。図20は、第1、第2データ順序変換部の構成を示すブロック図である。

【0061】

第1データ順序変換部6は、図20(A)に示すように、ブロック単位の画像データを記憶可能なメモリを複数、ここでは2つ備えており、この2つのメモリ6aとメモリ6bが書き込み側、読み出し側の各スイッチにて書き込み、読み出しが交互に切り換えられるようになっている。すなわち、フレームメモリ5は、書き込み側のスイッチにて、これらメモリ6aとメモリ6bとに切換可能に接続さ

れているとともに、イメージプロセス部 7 も読み出し側のスイッチにてこれらのメモリ 6 a とメモリ 6 b とに切換可能に接続されていて、フレームメモリ 5 がメモリ 6 a とメモリ 6 b との一方に接続されているときには、該メモリ 6 a とメモリ 6 b との他方がイメージプロセス部 7 に接続されるように切り換えられる。すなわち、メモリ 6 a, 6 b は、フレームメモリ 5 とイメージプロセス部 7 との両方に同時に接続されることがないようにスイッチングされ、交互に書き込み、読み出しが行われるようになっている。

【0 0 6 2】

フレームメモリ 5 に記憶されているフレーム画像の一部は、ブロック単位でライン方向に読み出され、一方のメモリ、ここでは例えばメモリ 6 a に記憶される。

【0 0 6 3】

これと並行して、メモリ 6 b からは、既にフレームメモリ 5 から読み出されて記憶されているブロック単位の画像データが、列方向（縦方向）に順に読み出されて、イメージプロセス部 7 へ出力される。

【0 0 6 4】

フレームメモリ 5 からメモリ 6 a への書き込みと、メモリ 6 b からイメージプロセス部 7 への読み出しが終了すると、書き込み側のスイッチおよび読み出し側のスイッチが切り換えられて、次に、フレームメモリ 5 からメモリ 6 b へ次のブロック単位の画像データの書き込みが開始されるとともに、メモリ 6 a からイメージプロセス部 7 へのブロック単位の画像データの読み出しが開始される。

【0 0 6 5】

第 2 データ順序変換部 9 も、図 2 0 (B) に示すように、上記第 1 データ順序変換部 6 とほぼ同様に構成されていて、ほぼ同様に動作するようになっている。

【0 0 6 6】

すなわち、第 2 データ順序変換部 9 は、メモリ 9 a, メモリ 9 b と、書き込み側スイッチ、読み出し側スイッチとを有して構成されている。

【0 0 6 7】

そして、該第 2 データ順序変換部 9 の動作時には、歪補正処理部 8 からの書き

込みがメモリ 9 a とメモリ 9 b との一方に対して列方向（縦方向）に行われ、メモリ 9 a とメモリ 9 b との他方からは行方向（横方向）に読み出しが行われて、J P E G 処理部 1 0 へ出力されるようになっている。

図 5 はブロックラインと歪補正処理に必要なメモリ容量（バッファ容量）の関係を示している。点線枠上の歪曲した 4 本の実線は、歪補正後の出力データでは直線（縦 1 ライン）となるべきデータであるが元データでは歪んでいる。4 本の直線のうち、画像中心から離れた左端の直線がもっとも歪曲している。黒丸印は歪補正後の出力データの画素位置に対応する歪補正前の位置を示している。前述の内部メモリ部 8 2 では、撮像後の歪んだ入力データがブロックライン内で最大の歪量となる横方向の幅に 1 6 点補間を考慮して左右に余裕分をとった範囲を、歪補正処理に必要なバッファ量として確保するようにする。すなわち、これだけのバッファ容量があれば、歪補正可能であるバッファ量、換言すれば歪補正したときに正しい直線形状を作成することが可能なバッファ量を示している。

【 0 0 6 8 】

図 6 は、ブロックライン幅の設定方法を示すものである。ブロックライン幅を歪補正処理の対象位置に応じて可変設定する例を示している。湾曲した点線は入力側の歪んだデータを示しており、画像中心より離れるほど、すなわち外側にいくほど歪み度合いが大きくなっている。従って、フレームメモリ上の入力データに対してブロックライン幅を設定する際には、その幅は画像中心から離れるほど大きく、中心に近いほど幅を狭くするように設定する。これにより、フレームメモリ 5 からバス 3 を介してイメージプロセス回路にデータ転送する際に、データ幅が狭くてよければそのときのバスの専有時間を減らすことができる。

【 0 0 6 9 】

一般的に、画像中心では歪による変形量が小さい。歪補正の処理対象の位置によって、ブロックライン幅（図示の縦方向にスイープする幅）の設定値を変更する。式 1 には高次項が含まれるため、ブロックライン分の処理に必要な入力範囲を解析的に求めることができない。ブロックライン幅の設定は、歪補正範囲算出部 9 の処理結果に基づき、また、C P U で該結果に所定の演算を施すことにより設定する。

【0070】

図7は、歪補正範囲算出部12の構成を示している。歪補正範囲算出部12は、補間座標(X, Y)を生成する座標生成部91と、生成された補間座標(X, Y)に対して所定の歪補正式(例えば[式1])を適用して変換した座標(X', Y')を出力する歪補正座標変換部92と、変換された補正前の座標位置(X', Y')から歪補正処理に必要な入力画像範囲を算出する補正範囲検出部93と、を有して構成されている。このように歪補正範囲算出部12は、座標生成部91、歪補正座標変換部92、補正範囲検出部93からなり、CPU4からは制御レジスタ94を通じて動作を制御し、範囲算出結果も制御レジスタ95を通して取得する。歪補正範囲算出部12は、歪補正処理機能に対して付加したもので、歪の変形を考慮して画像データの入力範囲を算出可能とするサポート機能として働く。

【0071】

次に図8を参照して、歪補正範囲算出部12における、歪補正処理に必要な入力画像範囲を算出する動作を説明する。

【0072】

補正画像内で範囲を指定し、入力画像上に座標変換する方法で行う。まず、図8(a)に示すように補正画像上の所定範囲(例えば5行分)の画素位置(格子点位置)を決め、[式1]にて図8(b)に示すように出力側の元データ上に座標変換することで、出力側データでの5行分のデータの範囲が分かる。処理の設定は、ハードウェアのレジスタ設定で行う。図8(a)の補正画像上で、例えばスタートは、点(Xst, Yst)から間隔 ΔW , ΔH という順番で格子点を生成していき、縦に何点、横に何点かとり、縦にHout画素、横にWout画素となるように設定する。そして、元データ上の位置に変換した結果、補正画像の格子点に対応した交点座標が歪曲した線上に形成されるが、そのブロックラインに対応した歪曲した範囲すなわち外接する図示の太い点線が入力画像範囲として分かればよい。実際には、図8(a), (b)で黒丸印にしてあるような矩形状の周囲4辺上の黒丸位置の座標だけ追っていけば、その位置範囲を規定する4辺について最大値と最小値から入力画像範囲が分かる。例えば、上の辺はYTmax, YTminという間に、下の辺

は YBmax, YBmin という間に収まり、左の辺は XLmax, XLmin という間に、右の辺は XRmax, XRmin という間に収まっている、というデータを実際に検出して、結果格納用レジスタ 95 に格納する。ブロックライン処理には、(XLmin ~ XRmax, YTmin ~ YBmax) に補間に必要な画素を加えた範囲が必要である。なお、図 8 (b) で、出力側の元データ上で、各頂点の変換後の位置を (X' TL, Y' TL)、(X' TR, Y' TR)、(X' BL, Y' BL)、(X' BR, Y' BR) としている。

【0073】

座標生成部 91 は、[式 2] で補正画像に必要な座標位置 (X, Y) を生成し、[式 1] で (X', Y') に変換する。上辺の変形範囲を YTmin ~ YTmax、下辺の変形範囲を YBmin ~ YBmax、左辺の変形範囲を XLmin ~ XLmax、右辺の変形範囲を XRmin ~ XRmax、各頂点の変換後の位置を (X' TL, Y' TL)、(X' TR, Y' TR)、(X' BL, Y' BL)、(X' BR, Y' BR) とし、これらを補正範囲検出部 93 で検出し、結果格納用レジスタ 95 に格納する。

【0074】

【式 2】

$$Z^2 = (X - X_d)^2 + (Y - Y_d)^2$$

$$\begin{cases} X' = (X - X_d) \cdot [1 + A \cdot Z^2] + X_d \\ Y' = (Y - Y_d) \cdot [1 + A \cdot Z^2] + Y_d \end{cases}$$

(X, Y)	: 補正画像内での座標
(X', Y')	: 撮影画像内での座標
(X _d , Y _d)	: 歪中心位置
A	: 歪補正係数

図 9 は、歪補正処理の動作を説明するフローチャートである。まず、ステップ S11 で、歪補正 [式 1] の補正倍率 M を決定する。補正倍率 M を決定の仕方は図 10 のフローチャートにて後述する。次に、ステップ S12 では、決定した補正倍率 M を使って、図 6 ~ 図 8 の説明で述べたようにブロックライン処理に必要な入力範囲を補間に必要な部分も考慮して算出し、ステップ S13 でこの算出した入力範囲と、歪補正処理に必要な設定値を設定する。そして、ステップ S14 で、ブロッ

クライン毎の歪補正処理と次ブロックラインの入力範囲算出を同時実行する。その後、画像の最下段のブロックラインの歪補正処理が行われるまで、ブロックライン毎の歪補正処理と次ブロックラインの入力範囲算出を実行する。ステップ S 15において出力画像全体について歪補正処理が終了したか否かを判定することで、ステップ S 14を繰り返し、画像全体について歪補正処理が終わるまで続行して終了する。

【 0 0 7 5 】

このようにすれば、歪補正実行中に、次に歪補正を行う画像入力範囲を算出するので、1つのブロックラインの歪補正が終わったときには次の歪補正処理を行う画像入力範囲が分かっており、歪補正処理を次のブロックラインに対して遅れなく順次スムーズに行なっていくことが可能である。

【 0 0 7 6 】

上記のステップ S 11で、補正倍率 M を適切に決めてやると、図 1 8 (a), (b) で述べた樽型及び糸巻き型のどの歪み画像を補正処理しても画像の出力範囲にきちんと入れることが可能である。

【 0 0 7 7 】

図 1 0 は図 9 のステップ S 11における補正倍率 M の算出方法を説明するフローチャートを示している。まず、ステップ S 21で補正倍率 M の初期値として 1.0 を設定する。次にその M と歪補正[式 1]を用いて出力画像の例えば 4 辺を座標変換することで歪補正範囲算出部 1 2 にて入力画像範囲を算出し (ステップ S 22)、元画像の範囲内か否かを判定する (ステップ S 23)。ステップ S 23で図 1 8 (a) のように出力範囲を越えるようであれば、M を ΔM だけ減少させた後 (ステップ S 24)、ステップ S 22に戻り、入力画像範囲を算出し、再びステップ S 23の範囲内判定を行う。すなわち、少しずつ M の値を変えて、ステップ S 23で元画像の範囲内か否かを判定し、元画像の範囲内であれば、ステップ S 25へ移行する。ステップ S 25では前記の入力画像範囲が元画像の範囲内に収まる最大の M か否かを判断する。元画像の範囲内で最大でないならば、M を ΔM だけ増加させた後 (ステップ S 26)、ステップ S 22に戻り、ステップ S 23~26を行う。ステップ S 25で元画像の範囲内で最大ならば、そのときの M を補正倍率として決定する。このと

き、範囲算出に用いられる領域は、補正画像の全体である。

【0078】

なお、図10のフローは、他の方法でも良い。例えば、補正倍率Mの最大及び最小Mmax、Mminを設定し、順次その範囲を2分割して最適なMを追い込む方法を用いると、計算量が少なくて済む。

【0079】

ところで、図9におけるステップS14において、歪補正処理部8の補正演算に比べて、歪補正範囲算出部9の範囲算出演算の方が演算量が少ない。そこで、補正演算の乗算器を時系列で使うことで、回路規模の削減が可能となる。

【0080】

歪補正処理を行う際には、[式1]を見れば分かるように非常に掛算が多くてハードウェア的には回路規模が非常に大きい計算になっている。一般的に乗算器がハードウェアの回路規模を大きくしているので、出来るだけ乗算器を減らすことが好ましい。乗算器制御部を設けて乗算器制御し、タイミングを取りながら、パイプライン的に処理することで、全体の処理速度を下げずに、回路規模を縮小できる。

【0081】

図11は、図7の歪補正座標変換部92の部分の具体的な構成を示している。それ以外の部分は、図7と同様である。歪補正座標変換部92では、[式1]のような乗算の多い計算を行うが、その際の複数の乗算をタイミングを図りながら時系列で処理することで、乗算器数を減らすことができるように構成してある。

【0082】

歪補正座標変換部92は、座標生成部91から補間座標(X, Y)を入力し、[式1]の(2)を演算して Z^2 を算出する Z^2 算出部921と、 Z^2 算出部921からの Z^2 と乗算器923からの γ を入力し、 α , β を出力する乗算器制御部922と、 α , β を入力し、 γ を出力する乗算器923と、補正係数A, B, C, ...のいずれかに相当する δ を出力する乗算器制御部924と、 α , δ を入力し、補正係数と、Zの整数倍との積に相当する ϵ を出力する乗算器925と、乗算器925からの ϵ と座標生成部91からの補間座標(X, Y)を入力し、補正前の元データの座標(X',

, Y') を出力する補正座標算出部926と、を有して構成されている。

【0083】

図12は図11のデータ出力のタイミングチャートを示している。まず、 Z^2 算出部921は、クロックCLKが‘1’のタイミングで補間座標(X , Y)を入力する。次に乗算器制御部922は、クロックCLKの‘2’のタイミングで α , β として Z^2 を出力し、乗算器制御部924は同じタイミング‘2’で δ として歪補正係数 A を出力する。次のクロックCLKの‘3’のタイミングで、乗算器923は入力される α , β に基づいて γ として Z^4 を出力し、乗算器925は入力される α , δ に基づき同じタイミング‘3’で ϵ として AZ^2 を出力する。同様に、続くクロックCLKの‘4’, ‘5’のタイミングでは、 δ , ϵ として B , BZ^4 を得、クロックCLKの‘6’, ‘7’のタイミングでは、 δ , ϵ として C , CZ^6 を得る。その結果として、クロックCLKの‘8’のタイミングで、補正座標算出部926から補間座標(X , Y)に対する元データの座標位置(X' , Y')を出力する。

【0084】

図11の構成では、乗算器は2つしかないが、乗算器を時系列で使うことで、実際には6つ分の計算をさせている。結果的に乗算器を1/3に減らすことが可能となる。さらに高次項を考慮する場合でも、同様の動作をさせればよい。

【0085】

ところで、図12のタイミングチャートを見ると、歪補正座標変換処理においてクロックごとの各変数の出力データには時間的な隙間(空き)があるのが分かる。そこで、パイプライン処理により各変数の出力データを時間的に空きのないように連続的に出力させることが考えられる。

【0086】

図13は、図12の動作を改善したものであり、パイプライン処理でのデータ出力のタイミングチャートを示している。図12の動作タイミングでは、補間座標(X , Y)の入力から7クロック経過後に出力として元データの座標位置(X' , Y')が得られている、つまり、1つ結果が出るまでに7クロック分の時間を要する。これに対して、図13では、10サイクル目に1サイクル目と同じこ

とが起こるので、9サイクルで3画素処理していることになる。つまり、見かけ上3サイクルで1画素処理していることになる。

【0087】

これまでは、歪補正範囲算出部では1つのチャンネルについてしか歪補正範囲算出処理を行わない例について述べてきたが、次に前出の1チャンネル分にかかった時間と同じ時間で、3チャンネル分を1つの歪補正範囲算出部で行う方法について説明する。これには、図14に示すように、図8の補正画像上の範囲設定において、注目領域の4辺における範囲算出用画素を例えば1/3の画素数に間引いて設定し演算処理させることで、1チャンネル分の処理時間とほぼ同じ時間で終わることができる。間引き量はレジスタ設定で行う。図14のように間引いた座標（黒丸を付したところ）でしか演算しないため、前出の処理時間と同じ時間で複数のチャンネル分に対応でき、しかも回路規模を増大させることがない。そうすると、例えばカラー画像を扱う場合に、R、G、Bごとに歪補正範囲算出部を設けなくとも3チャンネル分を1つの回路部で動作させれば1つの歪補正範囲算出部で済み、回路規模を増大させることなく、同じ時間内で済ませることができる。

【0088】

図15は、3チャンネルの場合の歪補正処理の動作を説明するフローチャートである。図9に示した歪補正処理を3チャンネル分に適用したものである。

【0089】

図15におけるステップS31～S33及びステップS35は、図9のステップS11～S13及びステップS15と同じである。

【0090】

ステップS34では、3チャンネルにおけるブロックライン毎の歪補正処理と、1チャンネル目（例えば、R）に対する次ブロックラインの入力範囲算出→2チャンネル目（例えば、G）に対する次ブロックラインの入力範囲算出→3チャンネル目（例えば、B）に対する次ブロックラインの入力範囲算出に対する入力範囲算出とを同時に実行する。

【0091】

これにより、複数のチャンネルを扱う場合に、複数入力信号に対して同時に歪補正処理を行っている間に、複数入力信号に対してそれぞれ次の処理対象であるブロックラインにつき歪補正範囲算出を順次に繰り返して行うことで、1つの歪補正範囲算出部で複数チャンネル分の範囲算出を行わせることが可能である。また、歪補正実行中に、次に歪補正を行う画像入力範囲を算出するので、1つのブロックラインの歪補正が終わったときには次の歪補正処理を行う画像入力範囲が分かっており、歪補正処理を次のブロックラインに対して遅れなく順次スムーズに行なっていくことが可能である。

【0 0 9 2】

【発明の効果】

以上述べたように本発明によれば、歪補正処理を行う入力画像範囲を算出する歪補正範囲算出部を設けたので、歪補正によって得られる補正画像は出力すべき出力範囲に対して過不足なく出力することが可能となる。元データを有効に活用して歪補正処理を行え、糸巻き型歪、樽型歪、及び陣笠型歪にも対応できる歪補正処理が可能となる。また、ブロックライン毎の処理に必要な入力範囲を算出することができ、データ転送量を最小限にすることが可能となる。

【図面の簡単な説明】

【図 1】

本発明の一実施の形態の画像処理装置の全体構成を示すブロック図。

【図 2】

歪補正処理部の構成を示すブロック図。

【図 3】

歪補正処理部における座標変換の概念図。

【図 4】

画像データの読み出し順序を示す図。

【図 5】

ブロックラインと歪補正処理に必要なメモリ容量（バッファ容量）の関係を示す図。

【図 6】

ブロックライン幅の設定方法を示す図。

【図 7】

歪補正範囲算出部の構成を示すブロック図。

【図 8】

歪補正範囲算出部における、歪補正処理を行う際の入力画像範囲を算出する動作を説明する図。

【図 9】

歪補正処理の動作を説明するフローチャート。

【図 10】

図 9 のステップ S11 における補正倍率 M の算出方法を説明するフローチャート

。

【図 11】

図 7 の歪補正範囲算出部の構成を示すブロック図。

【図 12】

図 11 のデータ出力のタイミングチャート。

【図 13】

図 12 の動作を改善したもので、パイプラインでのデータ出力のタイミングチャート。

【図 14】

3 チャンネル分の歪補正処理を行う際の入力画像範囲を算出する方法を説明する図。

【図 15】

3 チャンネルの場合の歪補正処理の動作を説明するフローチャートである。

【図 16】

格子状の被写体、樽型歪を生じた撮影画像、糸巻き型歪を生じた撮影画像を示す図。

【図 17】

一般的なデジタルカメラの画像処理手順の概念、及び従来のデジタルカメラの画像処理装置におけるブロック構成を示す図。

【図 1 8】

樽型歪，糸巻き型歪を生じた撮影画像を、[式 3]によって補正する動作を説明する図。

【図 1 9】

陣笠型歪を示す図。

【図 2 0】

(A) 第 1 データ順序変換部 6 におけるデータ順序変換処理、(B) 第 2 データ順序変換部 9 におけるデータ順序変換処理を説明する図。

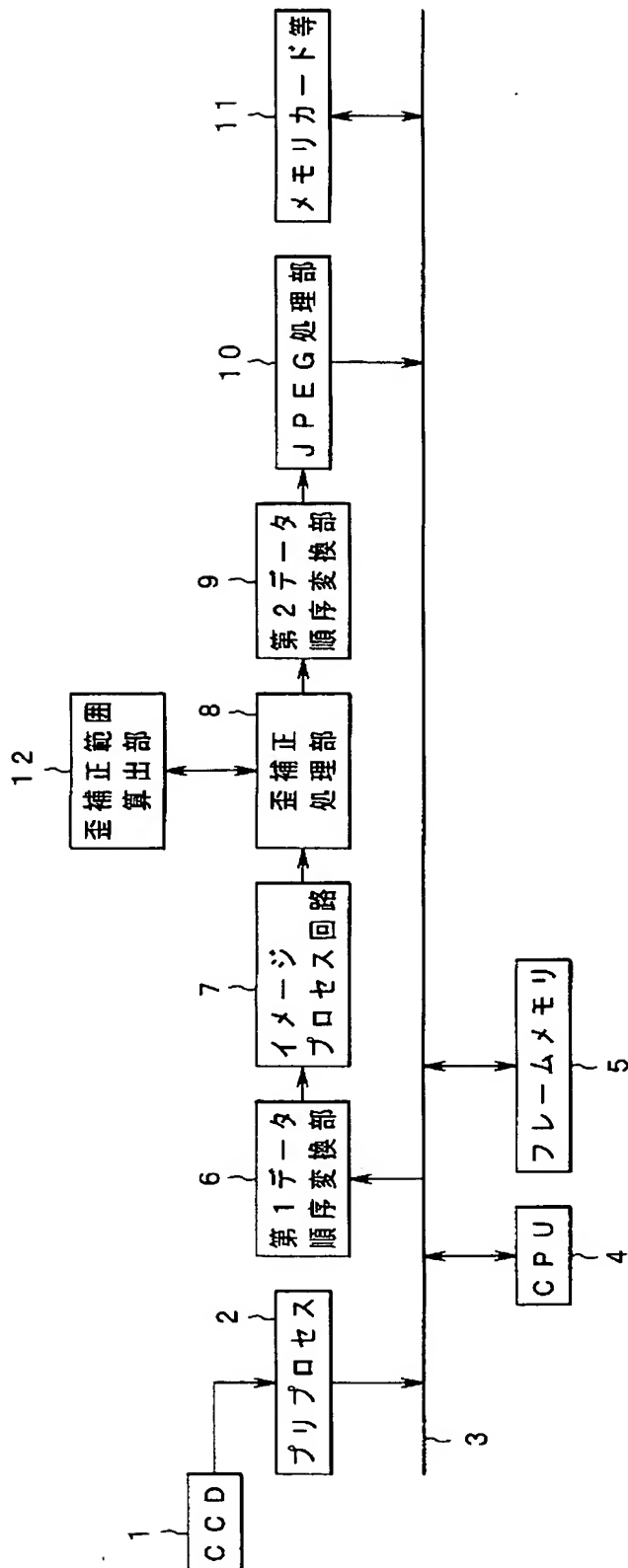
【符号の説明】

- 1…C C D
- 3…バス
- 4…C P U
- 5…フレームメモリ
- 6…第 1 データ順序変換部
- 7, 8…イメージプロセス回路
- 8…歪補正処理部 (歪補正手段)
- 9…第 2 データ順序変換部
- 1 0…J P E G 処理部
- 1 1…メモリカード (記録媒体)
- 1 2…歪補正範囲算出部

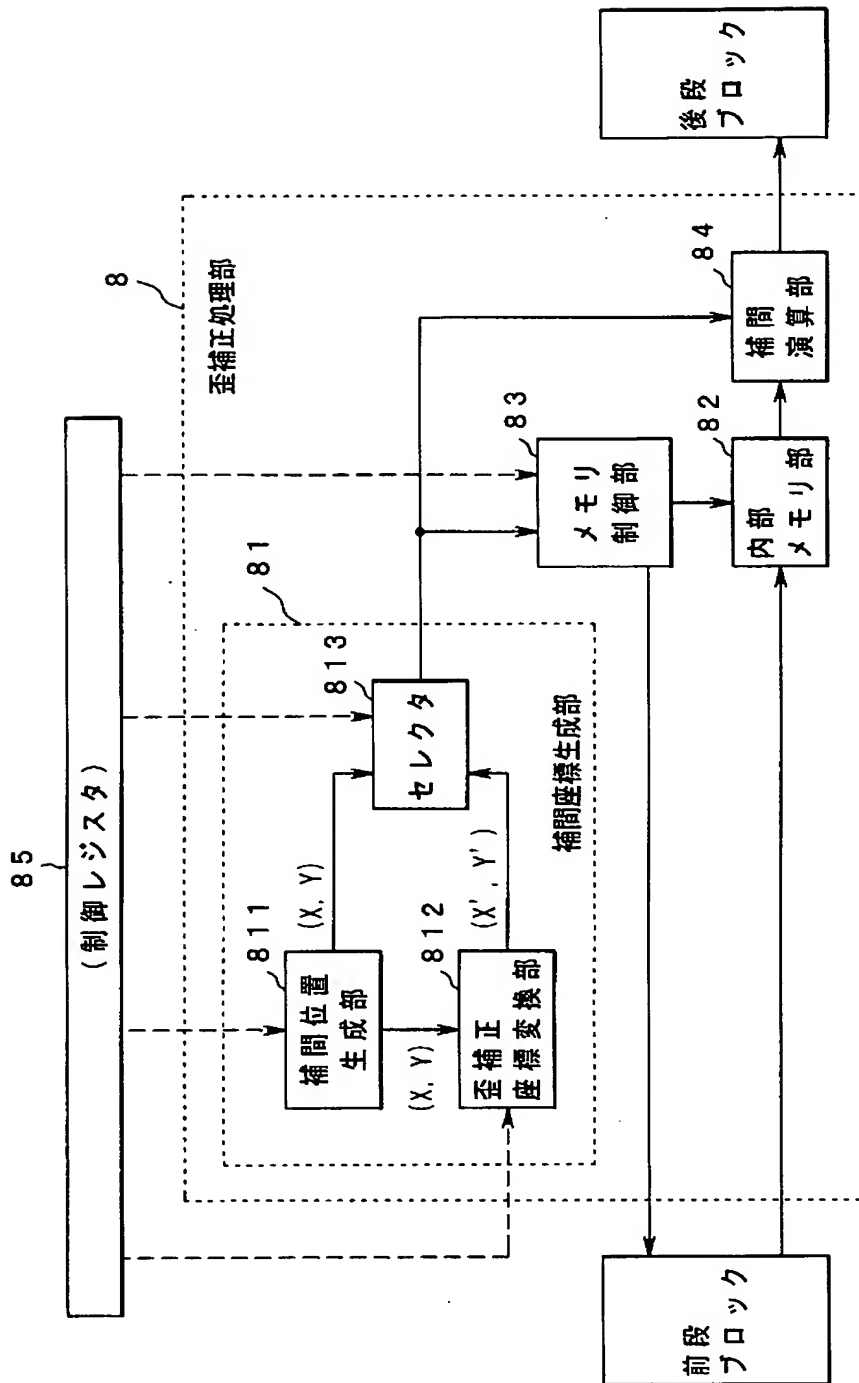
代理人 弁理士 伊 藤 進

【書類名】 図面

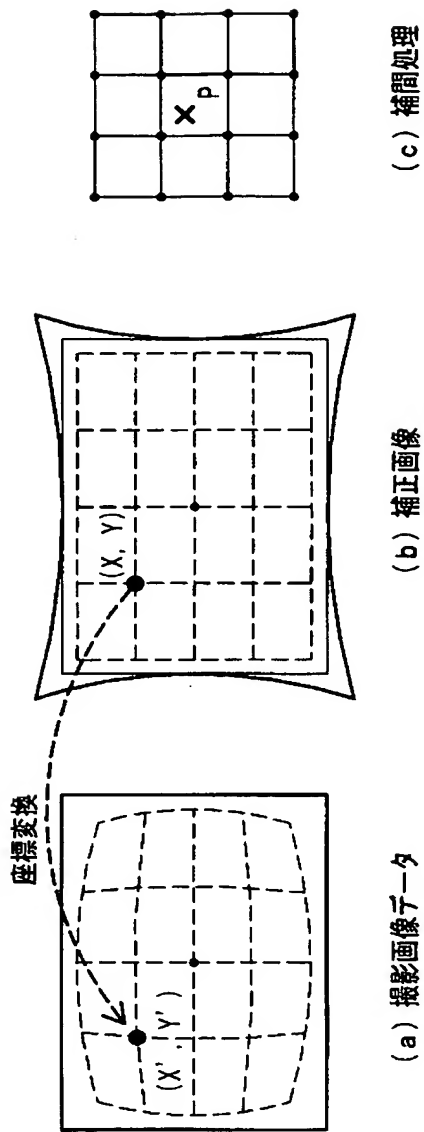
【図 1】



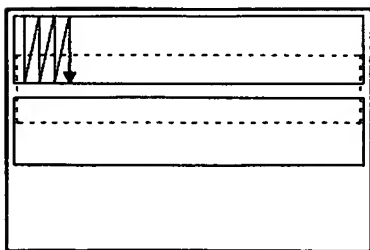
【図 2】



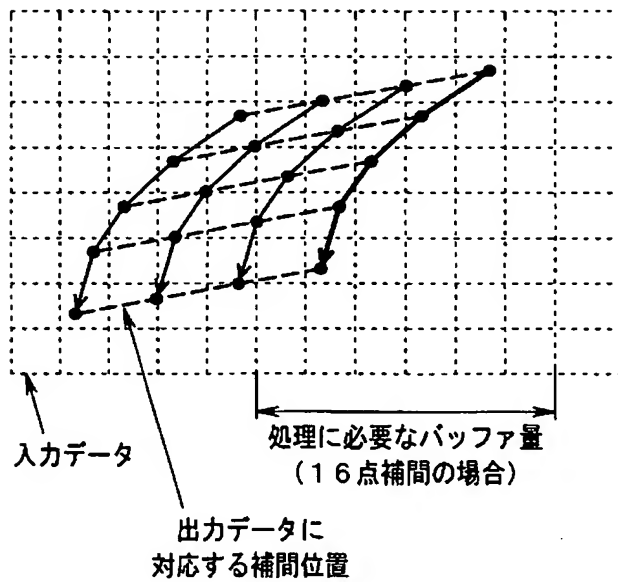
【図 3】



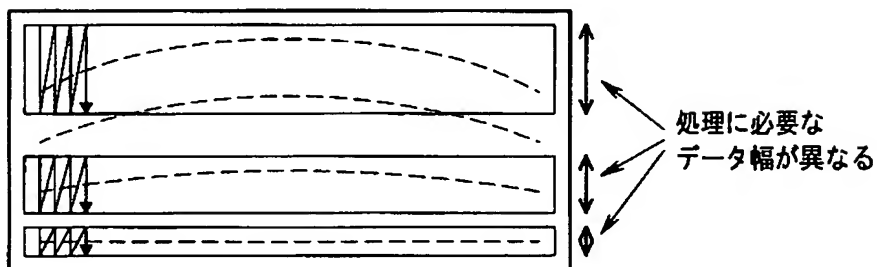
【図 4】



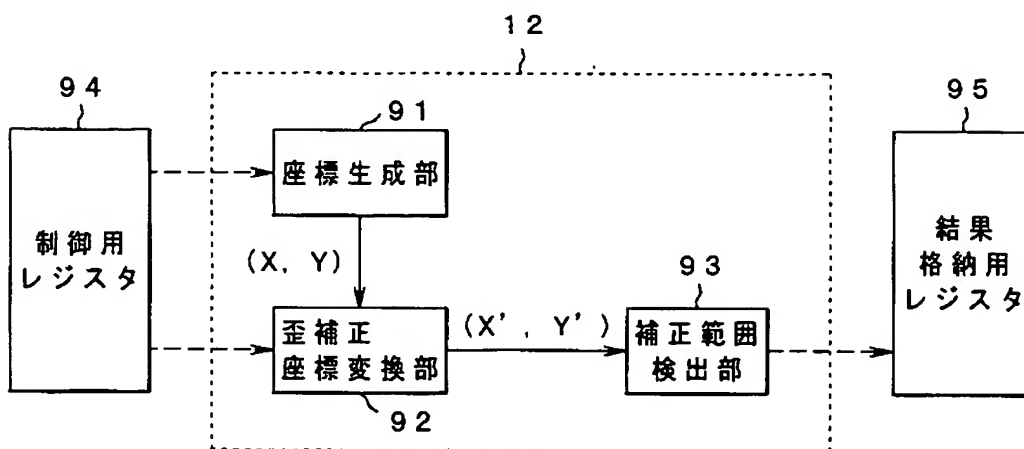
【図 5】



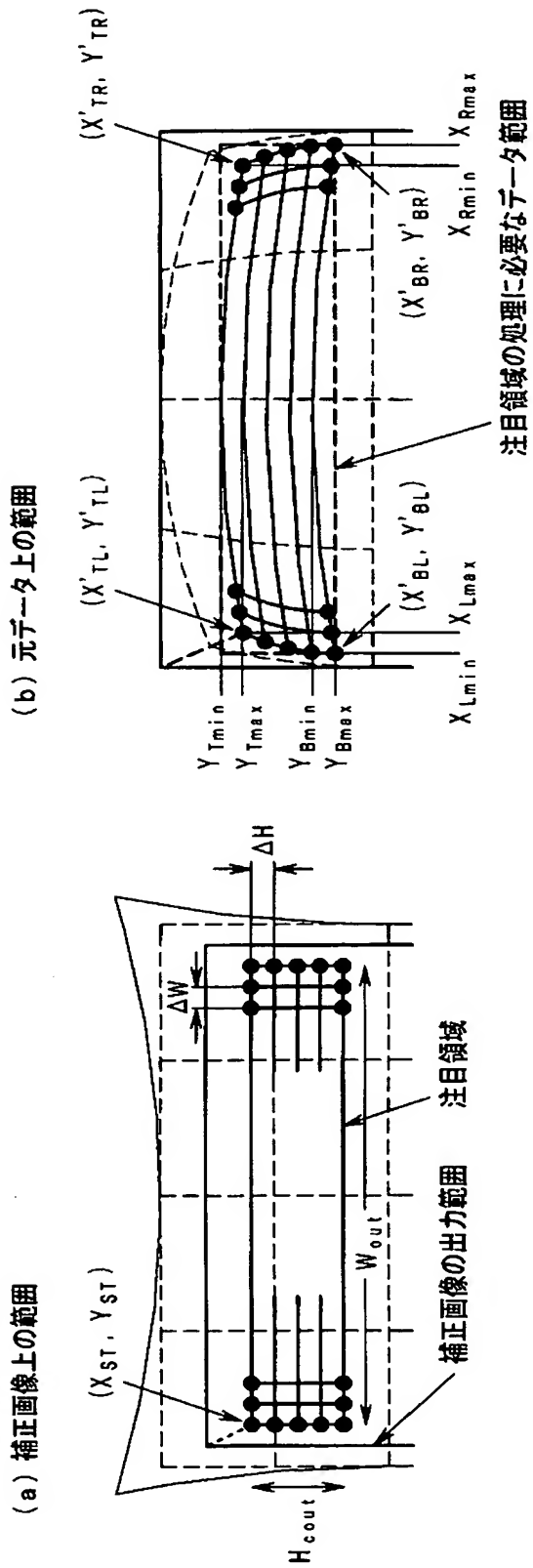
【図 6】



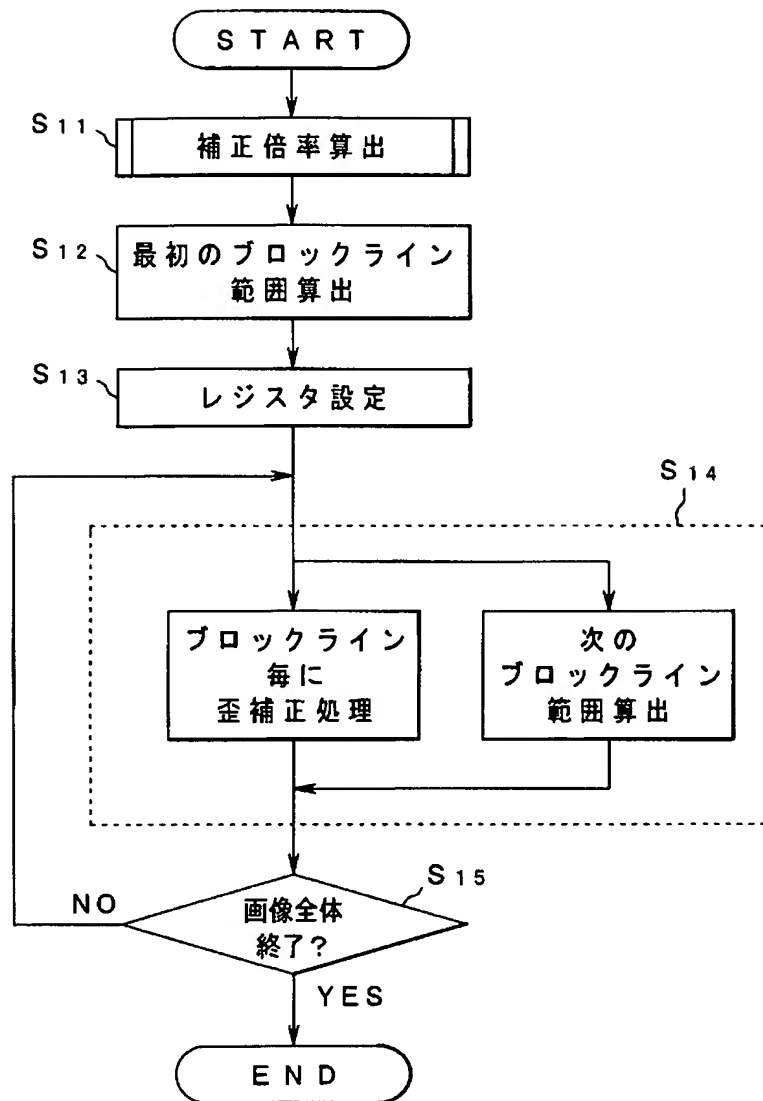
【図 7】



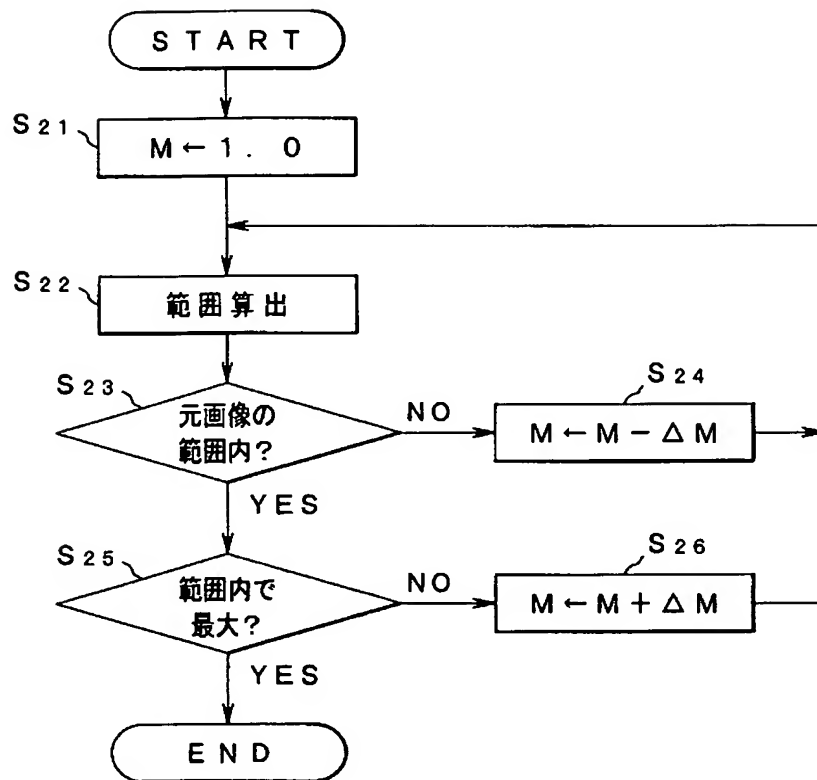
【図 8】



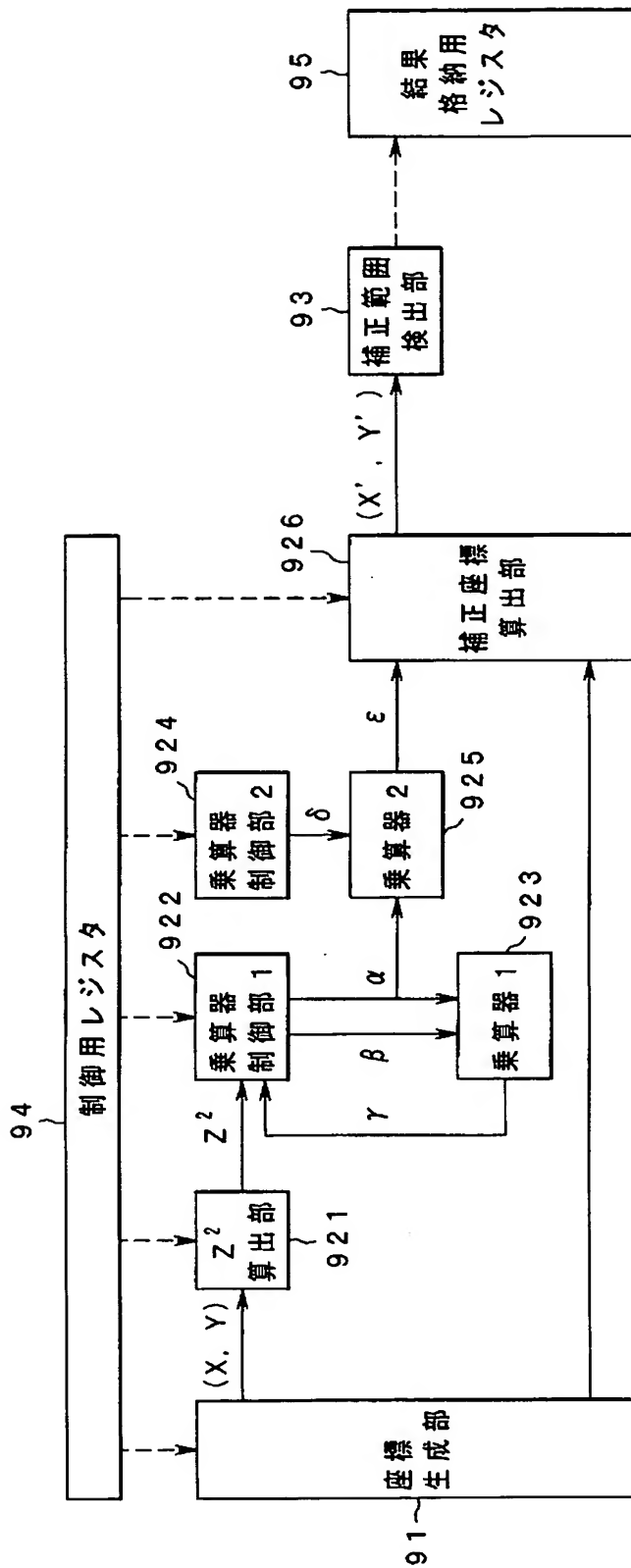
【図 9】



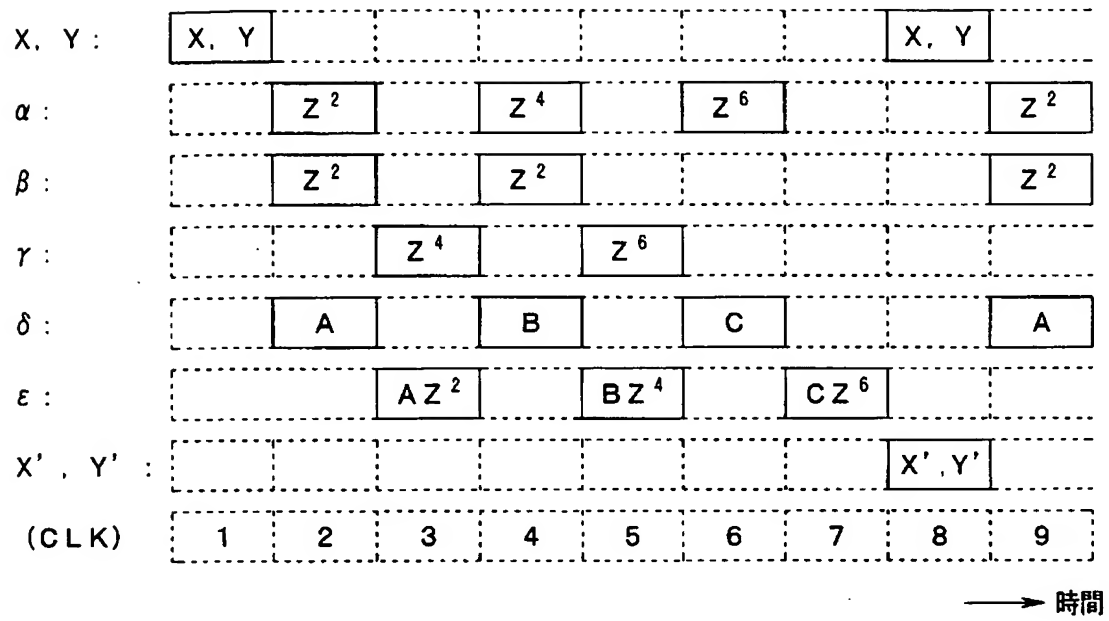
【図 10】



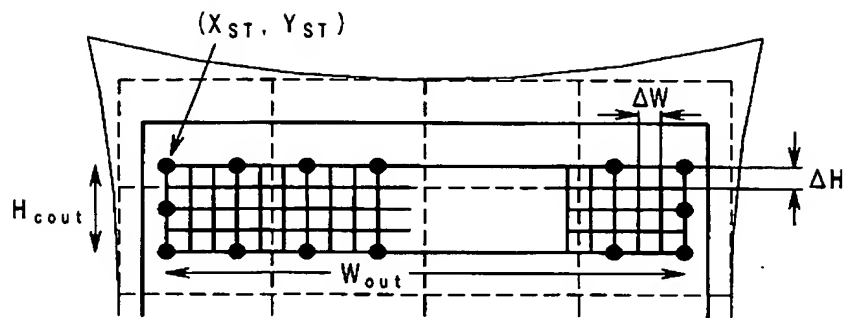
【図 11】



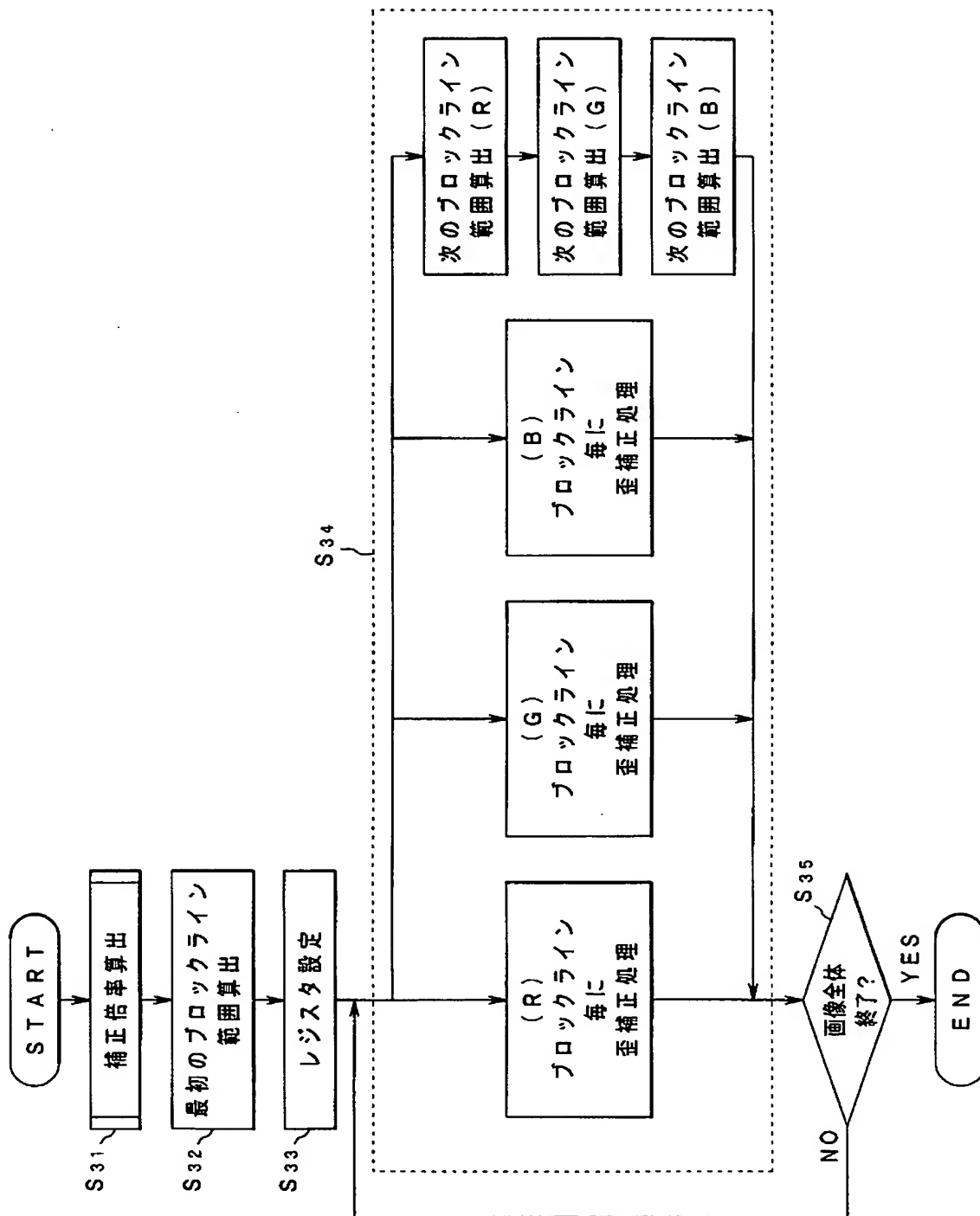
【図 12】



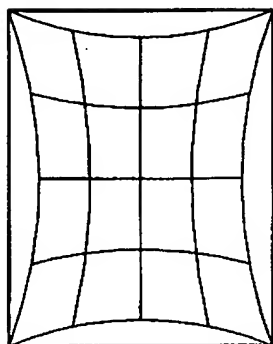
【図 14】



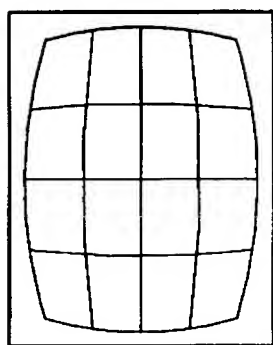
【図 15】



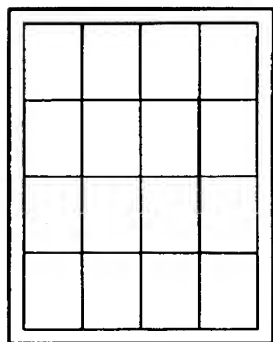
【図 16】



(c) 糸巻き型



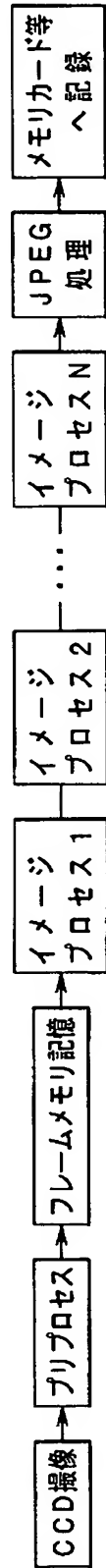
(b) 樽型



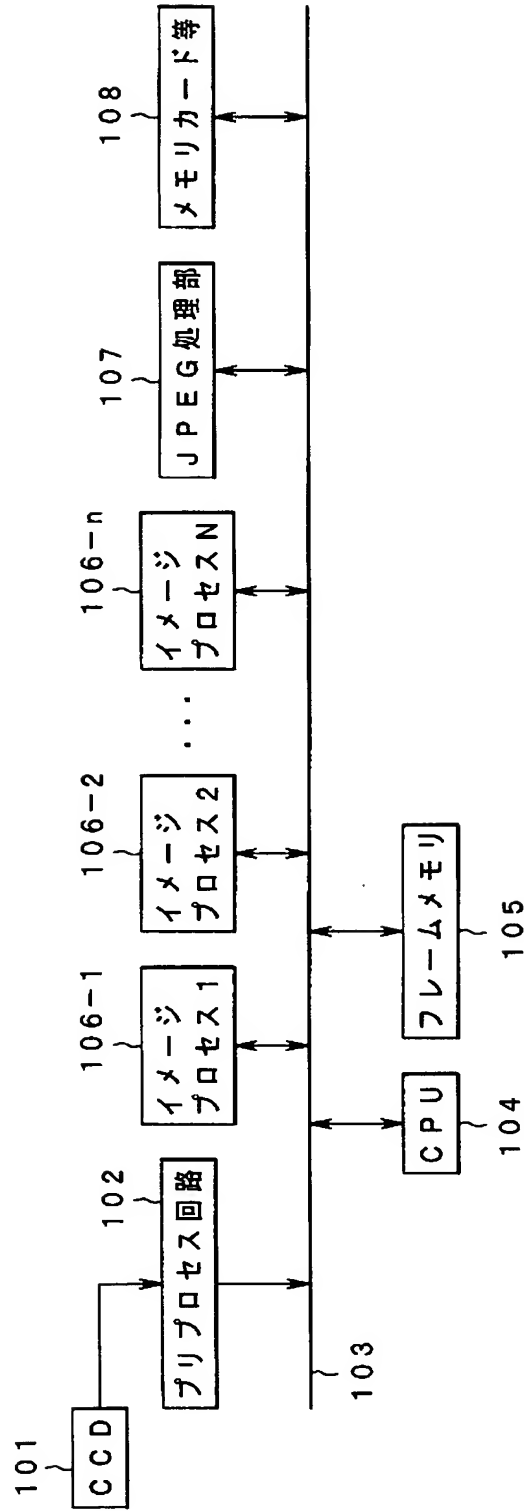
(a) 格子状の被写体

【図17】

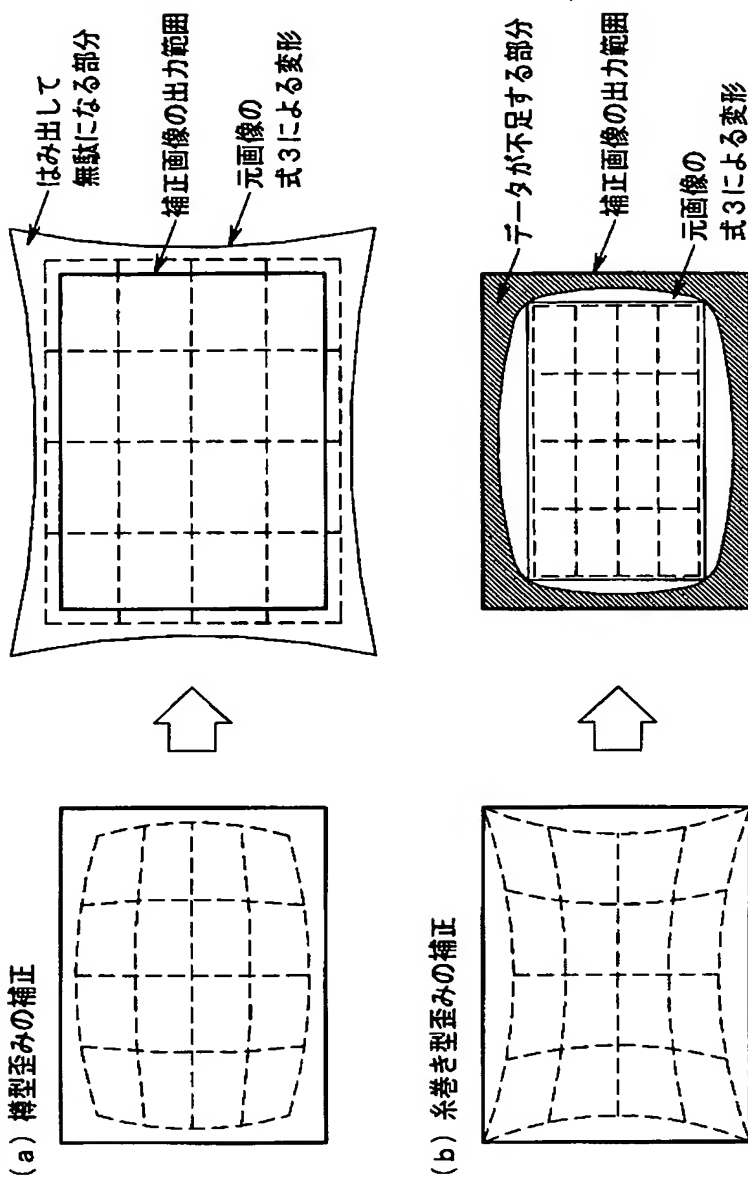
(a) 一般的な画像処理手順



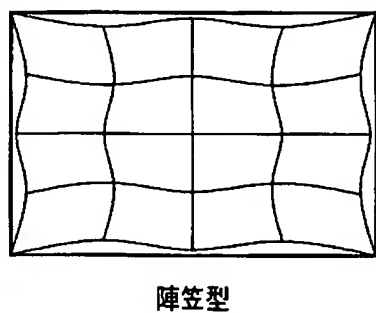
(b) 従来の画像処理装置における構成



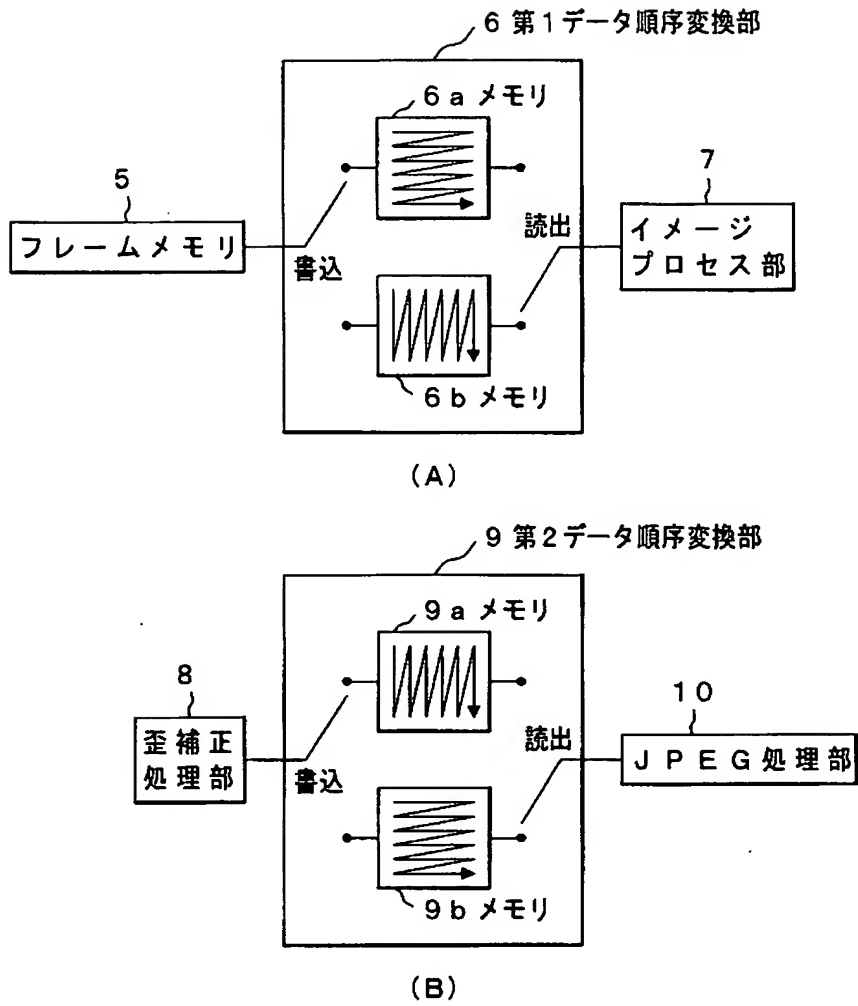
【図 18】



【図 19】



【図 20】



【書類名】 要約書

【要約】

【課題】 元データを有効に活用して歪補正処理を行い、補正した画像が画像出力範囲に対して無駄なく有効に出力でき、巻き型歪，樽型歪，及び陣笠型歪にも対応できる歪補正処理部を備えた画像処理装置及び画像処理方法を提供すること。

【解決手段】 歪補正処理部 8 を有する画像処理装置であって、この画像処理装置は、前記歪補正処理部 8 が歪補正処理を行うのに必要な入力画像範囲を算出する歪補正範囲算出部 1 2 を備えたものである。これにより、歪補正によって得られる補正画像（出力画像）は画像出力範囲に対して過不足なく出力することが可能となり、元データである入力（撮影）画像データを有効に活用した歪補正処理を行え、糸巻き型歪，樽型歪，及び陣笠型歪などに対しても有効な歪補正処理を行うことができる。

【選択図】 図 1

特願 2 0 0 3 - 2 0 2 4 9 3

出 願 人 履 歴 情 報

識別番号 [0 0 0 0 0 0 3 7 6]

1. 変更年月日 1 9 9 0 年 8 月 2 0 日
[変更理由] 新規登録
住 所 東京都渋谷区幡ヶ谷 2 丁目 4 3 番 2 号
氏 名 オリnpas 光学工業株式会社
2. 変更年月日 2 0 0 3 年 1 0 月 1 日
[変更理由] 名称変更
住 所 東京都渋谷区幡ヶ谷 2 丁目 4 3 番 2 号
氏 名 オリnpas 株式会社